

# マルチコア用プロセスペアフレームワーク 取扱説明書

2010 月 02 月

# 目 次

# 第1章 はじめに

## 1.1 はじめに

本書では、組み込み向けマルチコア上で動作するマルチコア用プロセスペアの導入を支援するソフトウェアフレームワーク（以降、本FWまたは単にFWと呼ぶ）について説明します。FWの動作、機能、使用方法（アプリケーションプログラムの開発方法）の順で書かれています。また、ソフトウェアフォルトトレランス技術や、典型技法の一つであるプロセスペアの知識が多少あることが望ましいです。

## 1.2 開発環境

本FWおよびサンプルプログラムはC言語を使用し、統合開発環境HEWを用いて開発されています。FWに対応する開発環境、コンパイラのバージョン次のようになります。

開発環境	バージョン	コンパイラ	バージョン
HEW	V 3.01.08.000 以降	SHC (ルネサステクノロジ)	V9.0.1.0 以降

また、現在FWが対応している開発チップは次に示す通りです。

対応チップ	概要
AP-SH2AD-0A (ルネサス製)	デュアルコア CPU、SH2A-DUAL(SH7205) を搭載

## 第2章 フレームワークについて

### 2.1 フレームワークの概要

本FWは、ソフトウェアフォルトトレランス技術の一つであるプロセスペアを、組み込み向けマルチコアチップに実装し、そのフォルトトレランス（耐障害性）を実現するためのソフトウェア構造の導入を支援するものです。

### 2.2 フレームワークの動作

本FWが導入を支援するマルチコア用プロセスペアと、FWを適用する事で得られる動作を説明します。

#### 2.2.1 マルチコア用プロセスペアについて

プロセスペアとは、マルチCPU環境において、同じソフトウェアを異なったCPUに実装し、正常時はメイン側のCPUのみが稼働します。何らかの障害が発生した時は、もう一方のサブCPU側のソフトウェアを稼働させ、サービスを継続させるものです。マルチコア用プロセスペアとは、このプロセスペアの動作をマルチコア上で実現するものです。本FWは、そのために必要となるソフトウェア構造作成を支援します。

#### 2.2.2 動作

本FWを適用した場合に得られる動作について図2.1を用いて説明します。アプリケーションプログラム（以降APPと略記します）や、FWの利用法によって詳細な動作は異なってきますが、ここでは典型的な動作について説明します。APPは一方のCPUのみで稼働します（最初はメイン側、障害発生後はサブ側）。稼働中のCPUはAPPに加え、自CPUに対してエラーチェックを行います。エラーチェックでエラーが無いと判断された場合は、その時点のチェックポイント情報（APPを再開させるための情報）を共有メモリに保存します（この動作をチェックポイントティングと呼びます）。もし、エラーが検出された場合は、待機中のサブCPUが稼働し、チェックポイント情報を利用しAPPを再開します。この

動作が基本となりますが、エラーチェックを行うタイミングや、チェックポイント情報を残すタイミングなどはF W利用者が自由に選択を行うことが可能な構造となっています（詳細については4章で説明します）。また、必要に応じて、一度障害が発生したC P Uをソフトウェアリセットし、再び障害の発生に備える、多重C P U切替機能（詳細5章）を選択する事も可能です。

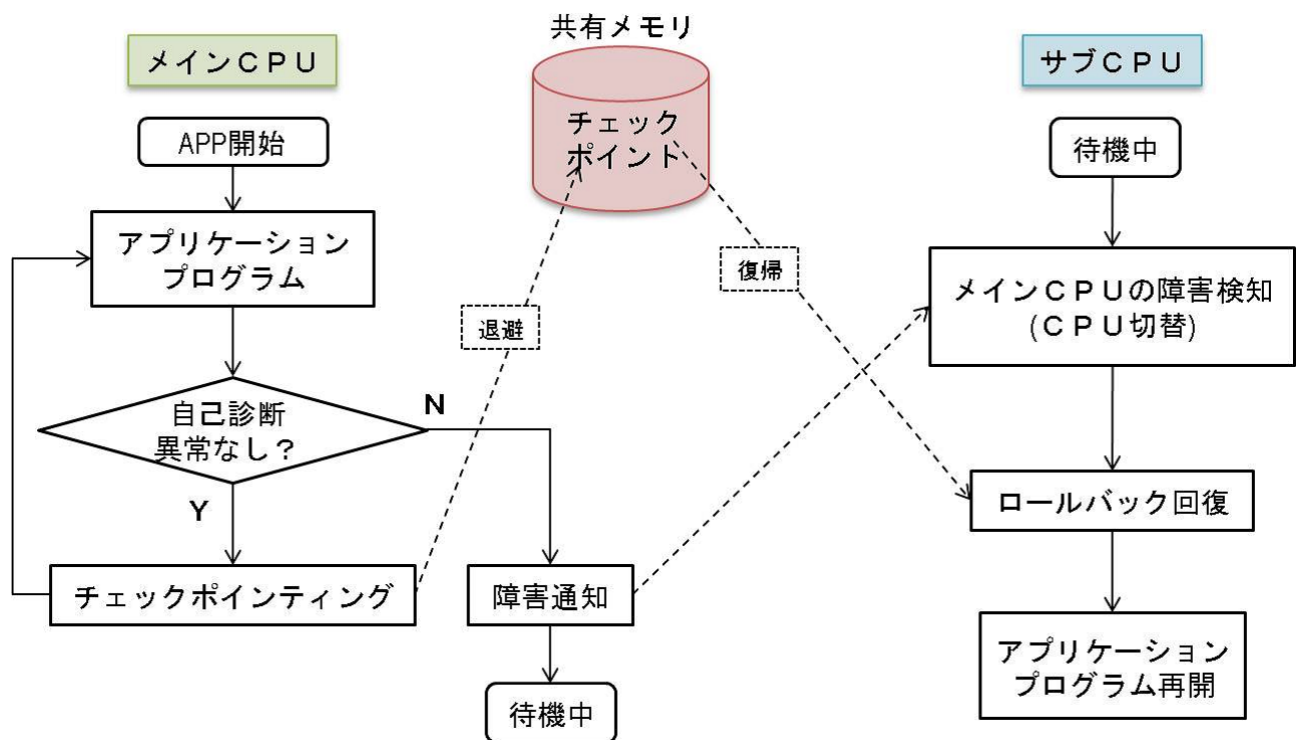


図 2.1：動作図

## 2.3 フレームワークのファイル構成

### FW用のファイル

- FW\_main.c(&h) : FWのメイン処理
- FW\_wdt.c(&h) : ウォッチドッグタイマの処理
- FW\_recover.c(&h) : システム回復処理
- FW\_config.h : FW設定ファイル
- FW\_vector.c(&h) : 割り込みベクタテーブル
- AP\_SetUp.c(&h) : CPUの初期化とAPP依存の設定を行う
- AP\_main.c(&h) : APPのメイン処理
- ckp\_table.h : チェックポイント関数テーブル
- IH\_Template : 割り込みハンドラ用テンプレートファイル
- make\_ckp\_table.rb : 自動化スクリプト (詳細は後述  
(開発チップに依存するファイル))
- 7205.h : SH7205 内部レジスタ定義ファイル
- BoradDepend.h : ボード依存定義ファイル

### サンプルプログラム用のファイル

- main.c : メイン処理
- sci.c : シリアル割込み処理 (ハンドラファイル)
- timer.c : コンペアマッチタイマ (以降CMTと記述) 割込み処理 (ハンドラ  
ファイル)
- common.h : APP共通ヘッダファイル

## 2.4 サンプルプログラムについて

サンプルプログラムについて説明します。本FWに付属のサンプルプログラム（以降、サンプルと略記）は、RTOSなし・イベント駆動型アーキテクチャ（注1）が採用されており、メイン関数と2つの割り込みハンドラからなります。各々の動作を下記に示します。

### メイン関数

周辺モジュール（割り込み要因）の初期化と割り込みコントローラを初期化した後、無限ループをしながら割り込みが入るのを待ち続けます。

### タイマ割り込みハンドラ 1 (ISR1: 低優先度割り込み)

- ・ timer.c に記述されています
- ・ 周期タイマ（CMT0）を使用し、LED1の点滅制御を行います
- ・ 500msec 毎に点滅を繰り返します

### タイア割り込みハンドラ 2 (ISR2: 中優先度割り込み)

- ・ timer.c に記述されています
- ・ 周期タイマ（CMT1）を使用し、LED2の点滅制御を行います
- ・ 一度点灯させる毎に、消灯間隔（1000msec 単位）で増加していきます。

例 消・点・消・消・点・消・消・消・点・・・消×6以上になると最初の間隔に戻ります

### リアル通信割り込みハンドラ (ISR3: 高優先度割り込み)

- ・ sci.c に記述されています
- ・ シリアルインターフェース（SCIF）を使用しエコーバックを行います。
- ・ SCIF から受信した値をそのまま SCIF へ送信します。

これらの動作に、FWが提供するマルチコア用プロセスペアの動作が加わり、最終的なサンプル全体の動作となります。本サンプルでは、各割り込みの開始と終了時にWDTの停止と開始処理を行っています（注2）。各割り込みハンドラが仮想の専用WDTを持つ動作となります。動作イメージを図2.2に示します。またチェックポイントニングはメイン関数行っており（注2）、その動作イメージは図2.3のようになります。

注1 6章参照

注2 4章参照

タイマ割り込みハンドラ 1 : ISR1 (優先度 : 低)  
 タイマ割り込みハンドラ 2 : ISR2 (優先度 : 中)  
 シリアル通信割り込みハンドラ : ISR3 (優先度 : 高)

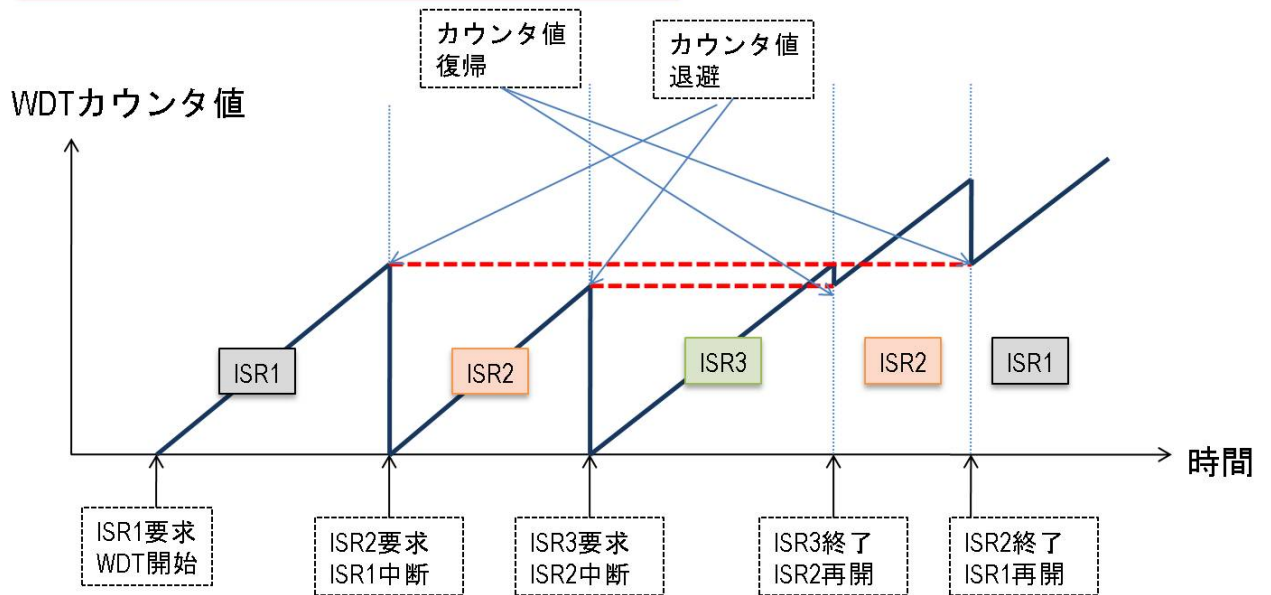


図 2.2 : W D T の稼働イメージ

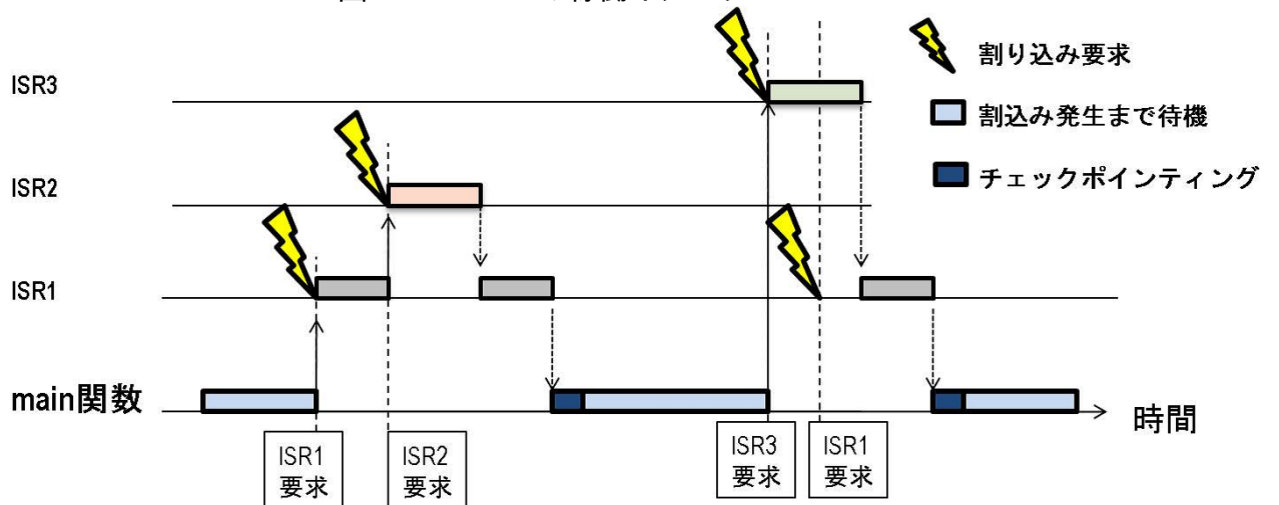


図 2.3 : チェックポインティングの動作イメージ



## 第3章 適用手順

本節では、FWに付属してあるサンプルプログラムを例に、FWの適用手順について説明します。FWの適用手順の大別を下記に示します。なお説明の為に、各手順に番号が付けてありますが、順不同ならびに場合によっては行わなくてもよい手順もあります。なお、全てのソースファイルは、CPU # 0 用、# 1 用の2種類作成してください。どちらもほぼ同一の内容になります。差分となる点も後述してあるので参考にしてください。

### 適用手順

- 1 : CPU 初期化処理の記述
- 2 : チェックポイントタイミングの選択 (FW or APP)
  - 2.1 デフォルト設定の場合
  - 2.2 デフォルト設定を解除した場合
- 3 : ハンドラファイルの作成
  - 3.1 テンプレートファイルの複製と修正
  - 3.2 ベクタテーブルへの登録
  - 3.3 チェックポイント情報の登録
  - 3.4 チェックポイント関数の登録

## 1 : C P U初期化処理の記述

C P U及び周辺モジュール等ハードウェアの初期化を行ってください。"AP\_SetUp.c"の関数名 "AP\_SetUp\_bpard()" にC P U及び周辺モジュール等、ハードウェアの初期化ルーチンのサンプルプログラムが記述してあります。必要に応じて、変更・追記を行ってください。

AP\_SetUp.c

```
void AP_SetUp_board(){  
    サンプル記述  
}  
void AP_SetUp_IH(){  
    :  
}
```

## 2：チェックポイントタイミングの選択

デフォルトの場合、チェックポイントティンギングはメイン関数が行うようになっていきます。メイン関数で別の処理を行わせたい場合や、メイン関数以外の A P P で行いたい場合は、次の手順に沿ってそれぞれ作業を行ってください。

ファイル名 “ FW\_config.h ” 内に “ #define \_FW\_CKP\_OFF ” の 1 行をコメントアウトする事で、デフォルト設定を解除できます。

- デフォルト設定の場合（メイン関数でチェックポイントティンギングを行う場合）

コメントアウトしない  
作業 2.1 へ

- デフォルト設定を解除する場合（ A P P でチェックポイントティンギングを行う場合）

コメントアウトする  
作業 2.2 へ

FW\_config.h

```
// #define _FW_CKP_OFF  
:
```

## 2.1 デフォルト設定の場合

デフォルト設定の場合、FWの処理シーケンスは次のようになります

- 関数 "AP\_SetUp\_board()" の呼び出し
- 関数 "AP\_SetUp\_IH()" の呼び出し
- 関数 "FW\_main()" の呼び出し  
(以後、無限ループをしながら割り込み要求を待ち続け、割り込みハンドラの処理が無事に終わるとチェックポイントングを行います)

A P Pで使用する周辺モジュール(割り込み要因)や割り込みコントローラの設定を行う必要があります。ファイル名" AP\_SetUp.c "の関数" AP\_SetUp\_IH()" に記述してください。このとき、割り込みコントローラの設定には注意が必要です。C P U # 0 側のソースファイルでは、全ての割り込みをC P U # 0 が受けつけるように、割り込みコントローラを設定してください。同様に# 1 側では# 1 が受けつける設定を記述してください。

本設定の場合、チェックポイントングは自動で行われます。しかし、任意の位置に" FW\_recover\_checkpoint()" と記述する事でチェックポイントングを行うことができます。必要に応じて、複数の位置に記述する事も可能です。A P Pの構造に合わせて行ってください。チェックポイントングの位置や回数に依らず、最後に行ったチェックポイントング時のチェックポイント情報のみが保存されます。

( "FW\_recover.h "がインクルードされている必要があります。)

## AP\_SetUp.c

```
void AP_SetUp_board(){
    :
}
void AP_SetUp_IH(){
    :
}
```

### CPU#0側の設定例

(#1側はCPU#1で受けつけるように設定)

```
/* CMTの設定*/
:
/*割り込みコントローラの設定*/
/* CMT割り込みをCPU#0で受けつける設定*/
INTC.IDCNT22.WORD = 0x4100;
:
/* CMT カウント開始*/
CMT.CMSTR01.WORD |= 0x0001;
```

## AP\_SetUp.c

```
void AP_SetUp_board(){
    :
}
void AP_SetUp_IH(){
    :
}
```

### CPU#1側の設定例

(#1側はCPU#1で受けつけるように設定)

```
/* CMTの設定*/
(#0側と同じ内容でOK)
/*割り込みコントローラの設定*/
/* CMT割り込みをCPU#1で受けつける設定*/
INTC.IDCNT22.WORD = 0x4300;
:
/* CMT カウント開始*/
CMT.CMSTR01.WORD |= 0x0001;
```

## 2.2 デフォルト設定を解除した場合

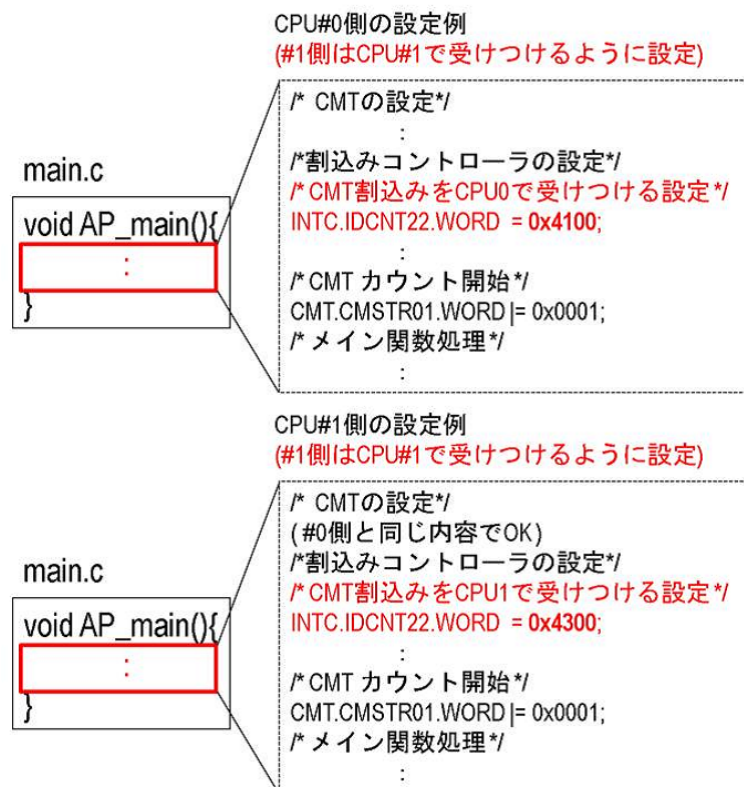
本節の場合、FWの処理シーケンスは次のようになります

- 関数 "AP\_SetUp\_board()" の呼び出し
- 関数 "AP\_main()" の呼び出し

A P Pのメイン関数となる“ AP\_main() ”を作成してください。サンプルプログラムでは“ main.c ”に記述してあります。関数内では、メイン処理の他、A P Pで使用する周辺モジュール（割り込み要因）や割り込みコントローラの設定も記述してください。このとき、割り込みコントローラの設定には注意が必要です。C P U # 0 側のソースファイルでは、全ての割り込みをC P U # 0 が受けつけるように、割り込みコントローラを設定してください。同様に # 1 側では # 1 が受けつける設定を記述してください。

本設定の場合、チェックポイントニングは自動で行われません。任意の位置に“ FW\_recover\_checkpoint() ”と記述する事でチェックポイントニングを行うことができます。必要に応じて、複数の位置に記述する事も可能です。A P P の構造に合わせて行ってください。チェックポイントニングの位置や回数に依らず、最後に行ったチェックポイントニング時のチェックポイント情報のみが保存されます。

( “FW\_recover.h ”がインクルードされている必要があります。)



## 3：ハンドラファイルの作成

この章では割り込みハンドラの記述方法および、チェックポイント情報に関連する設定、記述について説明します。

### 3.1 テンプレートファイルの複製と修正

割り込みハンドラを記述するにあたり、まずは“ IH\_Template ”というファイルを複製し、任意のファイル名に変更し、ハンドラファイルを作成してください。サンプルプログラムの場合は “sci.c ”と“ timer.c ”がハンドラファイルとなっています。複製後、次の2つの作業を行ってください。

- 複製して作成したハンドラファイル内の関数名“ jhandler<sub>j</sub> ”の部分を任意のハンドラ名に変更してください。ハンドラ処理はこの関数内に記述してください。関数内の始めと終わりにWDTの開始と停止関数の呼び出し記述があります。必要に応じて、削除・位置の変更・追加が可能です（詳細は後述のWDTの使用法を参照のこと）。
- 複製して作成したハンドラファイル内の関数名“ <ckp\_funk> ”の部分を任意の関数名に変更してください。この関数が後述（3.4）のチェックポイント関数となります。

ひとつのハンドラファイル内に複数のハンドラ関数が存在していても構いませんが、チェックポイント関数は一つのファイルにつき、一つだけです。

IH\_Template → timer.c

```
/*チェックポイント情報の宣言*/
:
void <handler>(void) → int_cmi0
{
    FW_wdt_start();
    /*タイマハンドラ 1 処理記述*/
    FW_wdt_stop();
}

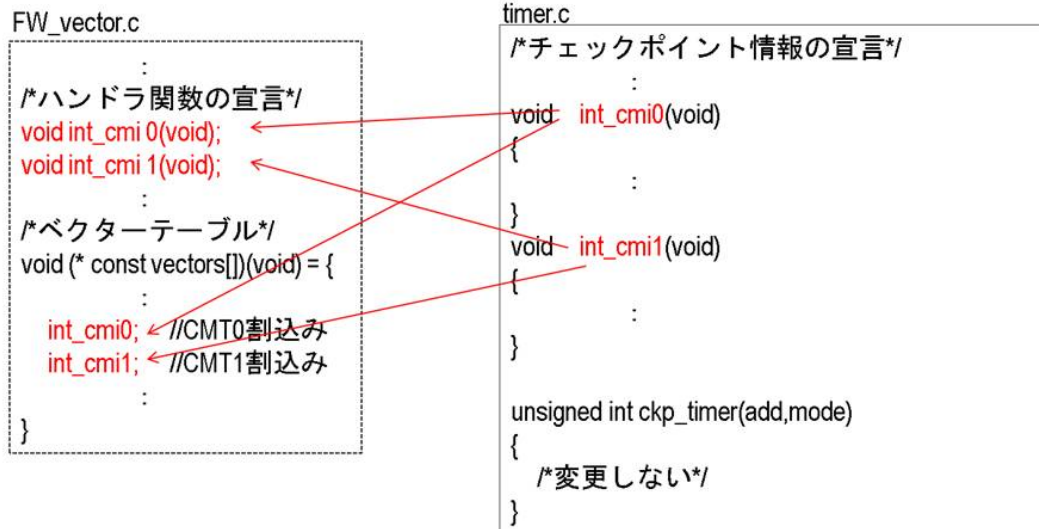
void <handler>(void) → int_cmi1
{
    FW_wdt_start();
    /*タイマハンドラ 2 記述*/
    FW_wdt_stop();
}

unsigned int <ckp_func>(add,mode) →ckp_timer
{
    /*変更しない*/
}
```



## 3.2 ベクタテーブルへの登録

“ FW\_vector.c ”に作成したハンドラ関数の宣言と、関数ポインタ配列への登録を行ってください。



### 3.3 チェックポイント情報の登録

下記の手順に沿って、チェックポイント情報(変数)を登録しておくことで、チェックポイントインテグが行われた際に、その時点でのチェックポイント情報が保存されます。また、何かしらの障害が発生し、システム回復が行われた際は、保存されたチェックポイント情報が、サブCPU側に引き継がれます。本節ではチェックポイント情報の登録方法および、登録したチェックポイント情報の使用法について説明します。

チェックポイント情報の登録は、作業 3.1 で作成したハンドラファイル内の構造体のメンバとして宣言します。その後、構造体の初期化を行ってください。変数名は任意で構いませんが、構造体名は変更しないでください。また、ファイル内でその変数を使用する際は、“ckp. 変数名”という形で使用してください。チェックポイント情報の適用範囲はファイル単位となっています。したがって、チェックポイント情報が存在するファイルごとに登録作業を行う必要があります。チェックポイントインテグがされるときは、全てのチェックポイント情報が一括して保存されます。本節の作業はCPU # 0 側、# 1 側ともに同じ宣言順、変数名となるようにしてください。両CPUで整合性が取れなかった場合システム回復が正しく行われない可能性があります。

例 timer.c内のint型変数“i”とchar型変数“c”を残したい場合

使用時は“ckp.”をつける

timer.c

**/\*チェックポイント情報の宣言\*/**

typedef struct{  
/\*メンバとして宣言\*/

**int i;**

**char c;**

}ckp\_info;

**/\*初期化\*/**

static ckp\_info ckp = {**0,0**} ;

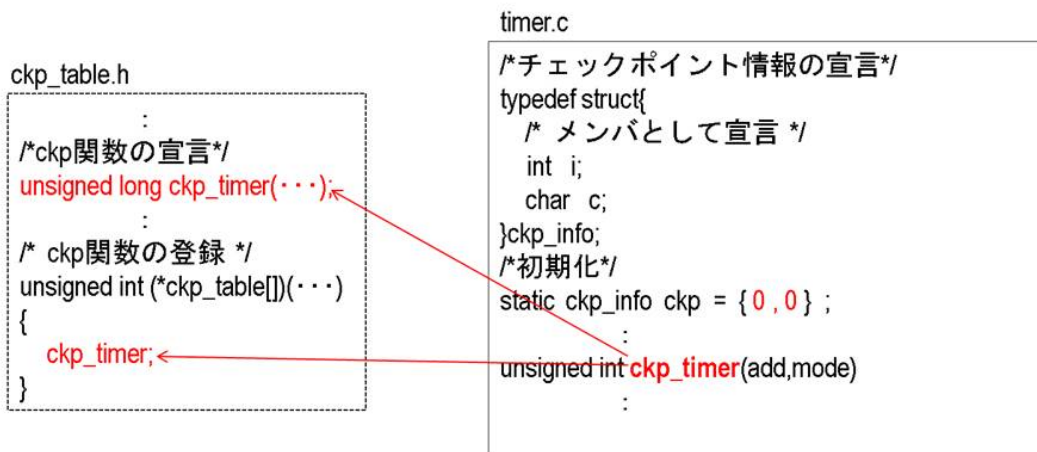
void int\_cmi0(void){

**ckp.i = 0;**

### 3.4 チェックポイント関数の登録

“ ckp\_table.h ”に作業 3.1 で作成したチェックポイント関数の宣言と、関数ポインタ配列への登録を行ってください。“ ckp\_table.h ”の内容はCPU # 0 側、# 1 側で同じ内容、記述順としてください。

本作業を自動で行う、Ruby スクリプトが付属されています。Ruby を実行可能な環境であれば、作業 3.3 まで終了後、“ make\_ckp\_table.rb ”を実行すれば、本節の作業を行う必要はありません。



## 第4章 アプリケーションごとに個別指定可能な機能

### 4.1 W D T について

エラー検知機能として、本FWでデフォルトとしているW D Tですが、アプリケーションに応じて次の事が可能です。

#### 4.1.1 任意箇所でのW D T の操作

W D T の操作に関するコンポーネントとして次の関数が用意してあります。いずれの関数も“FW\_wdt.h”をインクルードすれば任意のプログラム内から呼び出し可能です。W D T の開始と停止関数はペアでの使用を推奨します。すなわち、ある関数やファイル内でW D T を開始させたら、同関数もしくはファイル内で停止処理を行ってください。いずれの関数も、不必要に乱用した場合、正しくエラー検知を行えない可能性があるので注意が必要です。

関数名	説明
FW_wdt_start(void)	W D T を開始する
FW_wdt_stop(void)	W D T を停止する
FW_wdt_reset(void)	W D T カウント値をリセットする
FW_wdt_cntset(int)	W D T のカウント値を引数により指定する 引数 0 ~ 2 5 5

#### 4.1.2 W D T の使用法の選択

“FW\_config.h”内の“#define \_FW\_WDT\_OFF”のコメント指定を外すことで、W D T をFWのエラー検知機能としてではなく、A P P に応じた使用が可能です。この場合W D T の初期化はA P Pで行ってください。またベクタテーブルも変更する必要があります。エラー検知もA P Pで用意する必要があります。典型的なエラー検知手法のひとつである受入れテストなど、A P P に応じたエラー検知機能を実装してください。その際にC P Uを切り替える方法については4.3で説明します。

## 4.2 チェックポインティングに関して

“FW\_recover.h”をインクルードし、関数 “FW\_recover\_checkpoint()” を呼び出す事で、任意の位置でチェックポインティングを行えます。使用箇所、使用回数に制限はありませんが、エラー検知のタイミングと、アプリケーションの構造に依っては正しくシステム回復が行えなくなるので、よく検討し、適切な位置でチェックポインティングを行ってください。

## 4.3 CPU切替機能について

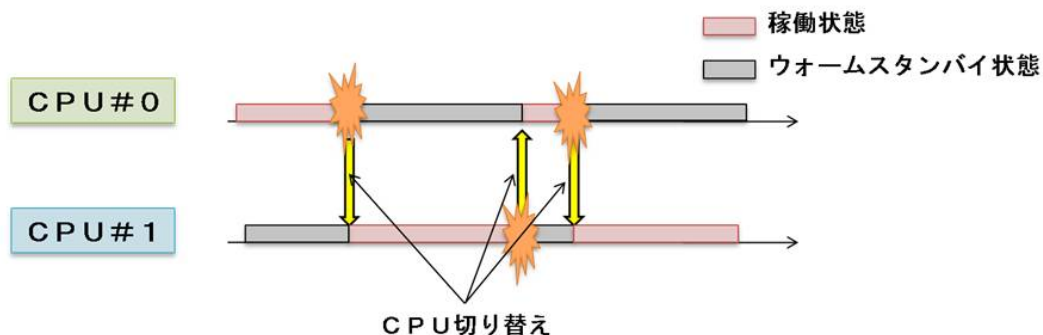
エラー検知をWDTを使用し方法ではなく、APP独自で用意する場合にCPU切替を行う方法について説明します。CPUの切替は“FW\_recover\_core\_switch()”という関数を呼び出すことで利用可能です。利用例を図4.1に示します。エラー検知を行うファイルで “FW\_recover.h” をインクルードし、切替関数を切替関数を応用してください。

```
if(エラー判定が真ならば・・・) {  
    FW_recover_core_switch();  
}
```

図 4.1：利用例

## 4.4 CPU多重切替機能について

CPU多重切替機能を使用する事も可能です。CPU多重切替とは下図のような動作をします。



この機能を使用するには、まず“FW\_config.h”内の“#define \_FW\_M\_SW\_OFF”をコメントアウトしてください。次に“AP\_SetUp.c”内の“AP\_SW\_reset()”という関数内にソフトウェアリセットを行う記述が必要となります。ソフトウェアリセットサンプルプログラムが記述してあるのでそのまま利用する事も可能です。

## 第5章 マルチコア用リカバリブロックへの発展的応用

本章では、本FWのCPU切替機能を応用した、マルチコアを使用したリカバリブロックについて説明します。マルチコアでは同じソフトウェアを異なるCPUに実装するものですが、リカバリブロックの場合は異なる設計のソフトウェアを用意します。プロセスペアと違いマルチCPU環境は必須ではありませんが、マルチコアと、本FWのCPU切替機能を活用する事で、より手軽に導入することも可能であると思われます。CPU # 0、# 1 に、異なる設計に基づくアプリケーションを実装すれば、必然的にCPUが切り替わった際は、別バージョンのソフトウェアが稼働する事になります。この時注意しなければならないのは、チェックポイント情報の扱いです（3章の手順3.3 参照）。

## 第6章 注意事項

### 6.1 対象ソフトウェア構造について

本FWのサンプルプログラムではイベント駆動型のアーキテクチャを採用していますが、これに限定されるわけではありません。同様に、RTOSなしの構造である、時間駆動型アーキテクチャを採用したアプリケーションに適用する事も可能です。ただし、RTOSベースのアーキテクチャに関しては動作確認を行っていませんので、その動作を保証する事はできません

### 6.2 対象フォルトモデル

本FWのコンセプトの一つとして、『エラーやアプリケーションに依らず、ある程度汎用的に適用可能であること』という点があります。そのためアプリケーションへの制限は少なく、対象フォルトモデルは明確に定義してありません。応用範囲が広い半面、最終的に対処可能なフォルトモデルはアプリケーションに依存するものとなり、FWの機能を十分理解し活用されることが望ましいです。

### 6.3 開発環境H E Wに関する点

本FWは統合開発環境H E Wを用いて開発されています。H E W以外で本FWを利用する場合は下記の点に注意してください。

- (1) コンパイラによる最適化は行っていません
- (2) H E Wのコンパイラオプションでマクロ定義を行っています(”ROM”を定義しています)
- (3) H E Wのリンカオプションでスタック(シンボル名:stack)を定義し、使用しています

(3) についてはH E Wを用いる場合は、スタックの開始番地はリンカオプションで変更する事が可能です。また、アプリケーションプログラム内で別に定義し、使用しても構いません。